



概述

TX4150 是一款高效率的同步降压型开关稳压器，芯片内置了两个功率 MOS 管，上拉 36V/250mΩ，下拉 36V/140mΩ。

提供 1.5A 连续负载电流输出，宽输入电压：4.5V-33V。输入电压保护值为 33V，输入过电压保护，以防止设备在高电压和高电流条件下工作。

峰值电流控制提供了快速的瞬态响应和逐周期电流限制。具有电压线补偿功能，电流可调控制。

CC / CV 模式控制提供了稳定的恒流和恒压充电功能。内置的软启动。

输入欠压锁定，输出过压保护，输出短路保护，轻负载时的跳脉冲模式，以改善轻负载效率，采用低 ESR 陶瓷输出电容器可稳定工作。

散热器内接 GND 端。芯片采用 ESOP-8 封装。

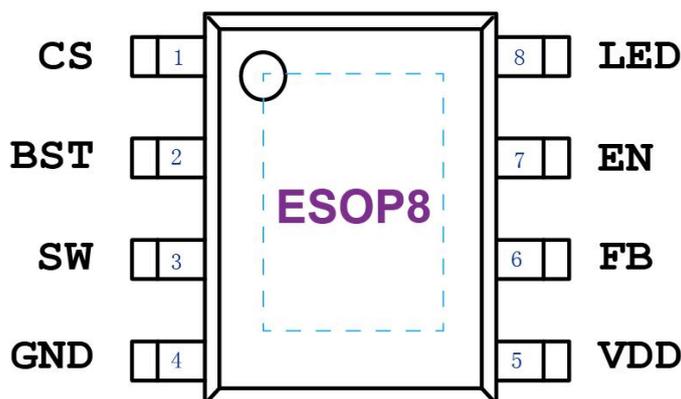
产品特点

- 宽输入电压 4.5V-33V
- 输入过压保护
- 1.5A 的可调电流输出
- 效率：高达 97%
- 控制模式：恒流、恒压
- 固定频率：150KHz
- 线补功能
- 过热保护
- 启动时间可调

应用领域

- 网络系统
- 消费类电子产品
- 充电器
- 便携式充电设备
- 通用 USB 充电器
- DC-DC 的转换

管脚定义

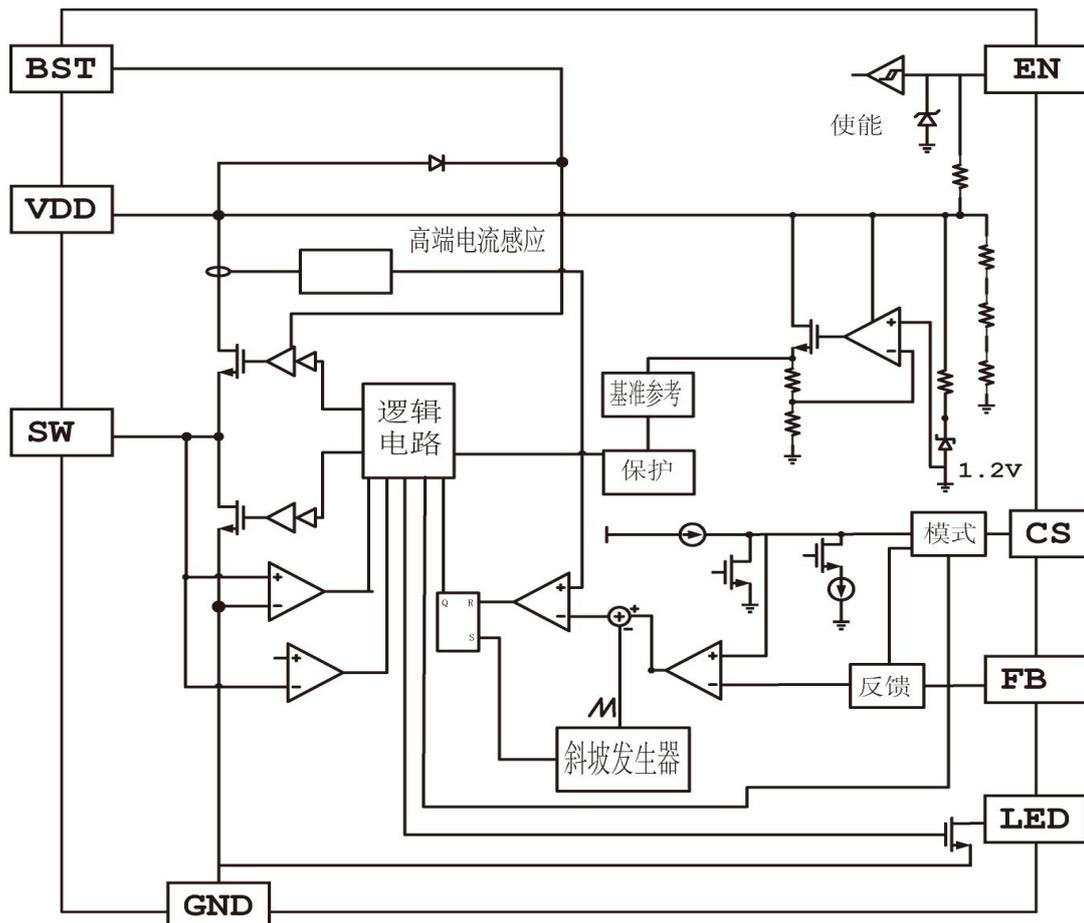




管脚功能描述

引脚		描述
序号	名称	
1	CS	电流检测输入。在此引脚和 GND 之间连接一个 10m 至 100m 的电阻器以设置电流限制。CS 引脚也用于设置工作模式如下：工作模式 0：当 CS 悬空或拉至输出时，CC 环路将被禁用，并且没有线路补偿。内部电阻分压器用于设置输出电压。使用内部电阻分压器将输出电压自动设置为 5.1V 左右。在这种工作模式下需要的外部组件最少。工作模式 1：当 CS 引脚通过电流检测电阻连接到 GND 时，CC 回路将被启用。电流限制将由感测电阻器设置。图 2 中的 R1 也可用于编程线路压降补偿。
2	BST	自举引脚。在 SW 和 BST 之间连接一个 0.1μF 或更大的电容器，为高端栅极驱动器供电。
3	SW	开关脚，外接电感。
4	GND	接地。
5	VDD	电源输入。VDD 为 IC 供电。使用 4.5V 至 36V 电源为 VDD 供电。使用大电容和至少另一个 0.1μF 陶瓷电容将 VDD 旁路至 GND，以消除 IC 输入上的噪声。将电容器靠近 VDD 和 GND 引脚。
6	FB	反馈输入。FB 感应输出电压。将 FB 与连接在输出和地之间的电阻分压器连接。FB 是一个敏感节点。使 FB 远离 SW 和 BST 引脚。当 CS 引脚悬空或连接到输出时，FB 直接连接到输出，因为内部电阻分压器用于设置输出电压。
7	EN	使能端。
8	LED	外接 LED 灯。
9	EP	散热器接 GND。

电路框图





典型应用

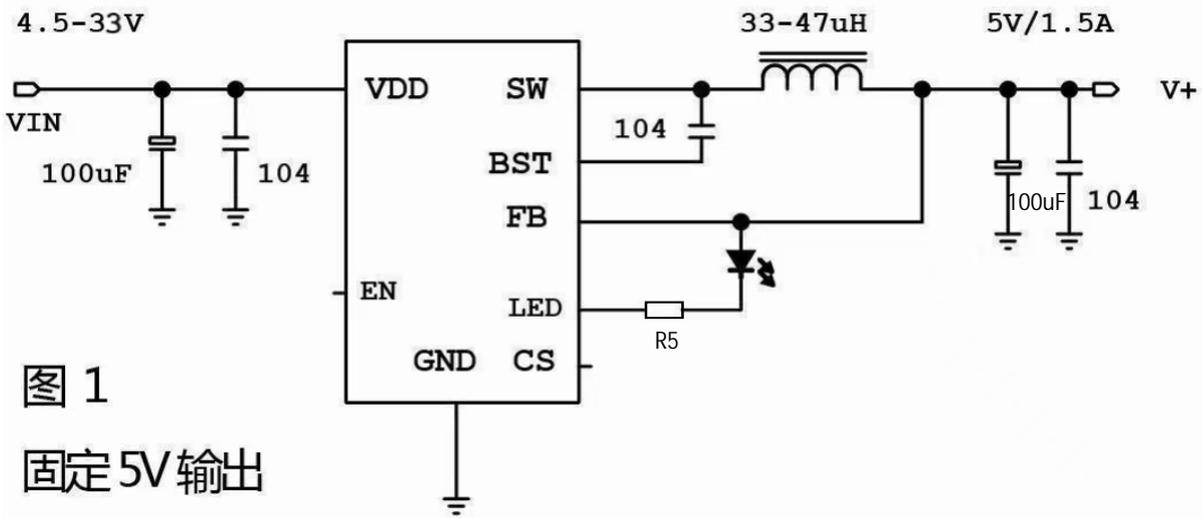


图 1
固定 5V 输出

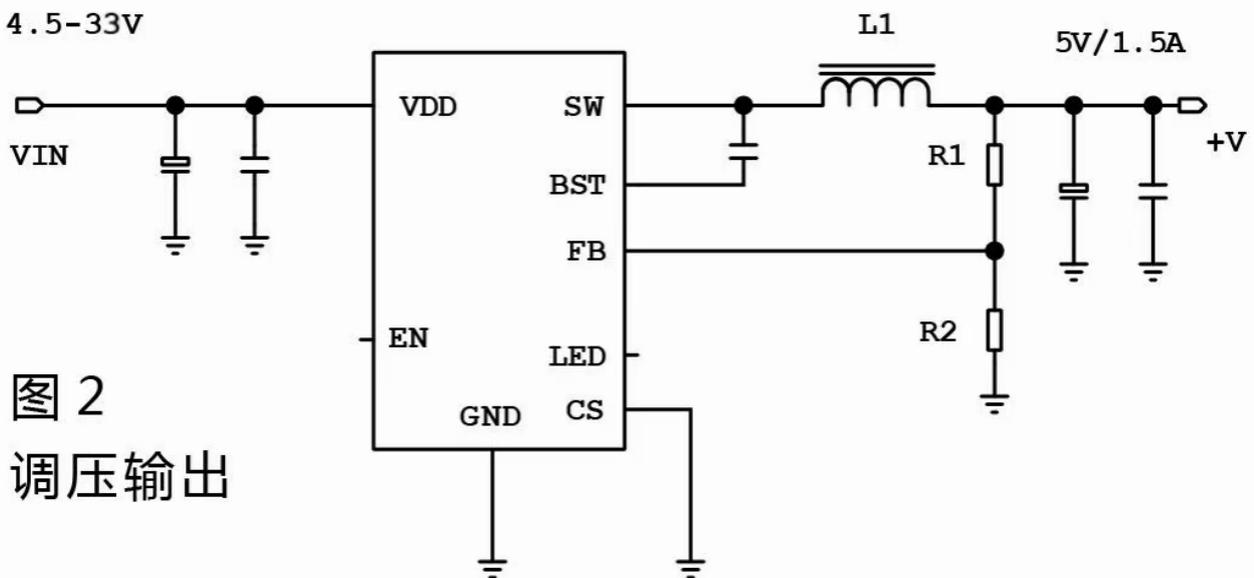


图 2
调压输出

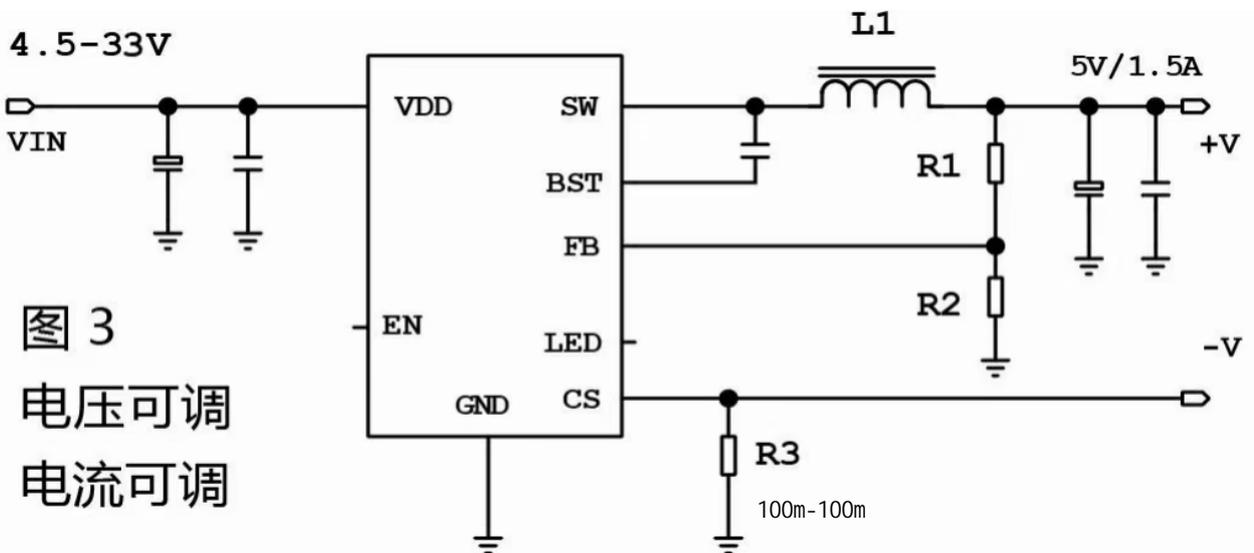


图 3
电压可调
电流可调



极限应用参数

参数名称	标号	测试调件	MIN	TYP.	MAX	Unit
输入电压	VDD		-0.3	-	36	V
	V_MAX	EN/CS/FB	-0.3		6	V
输出电压		LED/	-0.3		6	V
		BST	-0.3		6	V
		SW	-0.3	VIN+0.3		V
结环境热阻	θ_{JA}	P_SOP8			110	$^{\circ}\text{C}/\text{W}$
结外壳热阻	θ_{JC}	P_SOP8			45	$^{\circ}\text{C}/\text{W}$
结环境热阻	θ_{JA}	P_ESOP8			56	$^{\circ}\text{C}/\text{W}$
结外壳热阻	θ_{JC}	P_ESOP8			45	$^{\circ}\text{C}/\text{W}$
结环境热阻	θ_{JA}	P_SOT23-6			180	$^{\circ}\text{C}/\text{W}$
结外壳热阻	θ_{JC}	P_SOT23-6			34	$^{\circ}\text{C}/\text{W}$
工作结温度	T_A		-40		125	$^{\circ}\text{C}$
最大结温	T_J			160		$^{\circ}\text{C}$
存储温度	T_{STG}		-65	-	150	$^{\circ}\text{C}$
焊接温度	T_{TD}	焊接, 10秒左右		260		$^{\circ}\text{C}$
静电耐压值	V_ESD	人体模型	2		4	KV

注 1：极限参数是指超过上表中规定的工作范围可能会导致器件损坏。而工作在以上极限条件下可能会影响器件的可靠性。



温度特性 (Note 3)

符号	描述	SOP-8	单位
θ_{JA}	热阻(结到环境)	110	°C/W
θ_{JC}	热阻(结到管壳)	45	

注:

- 1) 超过正常范围可能会损坏IC。
- 2) 超出推荐范围外应用可能会损坏IC。
- 3) 在1盎司铜箔测试。

电气特性 (非特殊说明, 以下参数在 $V_{in} = 12V$, $T_J = 25^\circ C$ 条件下测试)

符号	参数	条件	最小	典型	最大	单位
降压变换器						
功率MOS						
I_{leak_sw}	上管漏电流	$V_{EN} = 0V, V_{SW} = 0V$	0	10		μA
$R_{DS(ON)_H}$	上管导通电阻	$I_{OUT} = 1.2A, V_{OUT} = 3.3V$	250			m Ω
$R_{DS(ON)_L}$	下管导通电阻	$I_{OUT} = 1.2A, V_{OUT} = 3.3V$	140			m Ω
供电电压 (VIN)						
V_{UVLO_up}	最小启动电压				4.4	V
V_{UVLO_down}	关断电压			4.3		V
V_{UVLO_hys}	电压迟滞			0.3		V
I_{Q_NONSW}	静态电流	$V_{FB} = 1.2V$		1		mA
控制回路						
F_{oscb}	开关频率			150		kHz
V_{FB}	反馈电压			0.9		V
V_{FB_OVP}	反馈过压阈值			$1.1 * V_{FB}$		V
D_{max}	最大占空比 ^(注 4)			98		%
T_{on}	最小导通时间 ^(注4)			100		ns
保护						
I_{ocl_hs}	上管电流限值	最小工作周期		2.1		A
I_{ocl_ls}	下管电流限值	从源端到漏端		1.2		A
V_{inovp}	输入过压保护			33		V
Th_{sd}	过温保护 ^(注 4)			155		°C
Th_{sdhys}	过温保护迟滞 ^(Note 4)			15		°C
D_{hiccup}	打嗝保护周期 ^(Note 4)			10		%

注: 4) 设计中保证, 生产时不测试。



应用指南

TX4150 是一款简单的同步降压型 DC-DC 转换器，工作电压范围为 4.5V 至 33V。它能够以非常小的尺寸提供高达 1.5A 的连续负载电流以及高效率 and 热性能。芯片还集成了输入过压和输出过压保护。开关频率固定在 150kHz 开关频率，以最大限度地减小电感器尺寸并提高 EMI 性能。

峰值电流模式控制

芯片采用固定的 150kHz 频率峰值电流模式控制。输出电压由 FB 引脚上的外部分压电阻获取，并馈送至内部误差放大器。误差放大器的输出将通过内部 PWM 比较器与高端电流检测信号进行比较。当第二个信号高于第一个信号时，PWM 比较器将产生一个关断信号来关闭高端开关。误差放大器的输出电压会随输出负载电流成比例地增加或减少。芯片内部具有逐周期峰值电流限制功能，可帮助维持安全范围内的负载电流。芯片具有帮助提高轻载效率的内部功能。当输出电流较低时，将进入睡眠模式。

输出电压设置

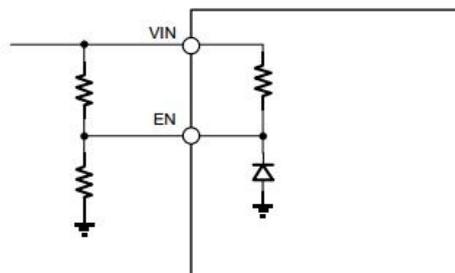
输出电压由输出端到 FB 引脚的电阻分压器设置。电阻分压器使用 1% 的电阻精度。输出电压值设置公式为：

$$V_{OUT} = V_{REF} * \frac{R1 + R2}{R2}$$

V_{REF} 是内部参考电压，为 0.9V。

设置启用阈值

当 EN 引脚电压超过阈值时，芯片开始工作。当保持 EN 低（低于阈值）时，芯片停止工作。芯片的静态电流非常低，以保持系统良好的关闭操作。当 EN 引脚悬空时，芯片内部有一个上拉电阻来确保 IC 工作。如果需要控制 EN 脚，使用漏极开路或集电极开路输出逻辑电路来连接它。当系统需要较高的输入 UVLO 门限时，EN 引脚可以按照下图进行配置。





坡度补偿

为了避免在高占空比时发生次谐波振荡，芯片在流过高端开关的电流的感应信号上增加了一个斜率补偿。

误差放大器

误差放大器将FB电压与内部参考电压 (V_{ref}) 进行比较，并输出与之成比例的电流这两个信号之间的差异。该输出电流对内部补偿网络进行充电或放电产生误差放大器的输出电压，用来控制功率 MOSFET 的电流。优化了内部补偿网络，最大限度地减少了外部元件数量并简化了控制回路设计。

内部LDO提供的自举电压

芯片有内部的 LDO，以提供高端开关所消耗的能量。芯片需要在 BST 和 SW 引脚之间使用 100nF 的小型陶瓷电容，为高端开关提供栅极驱动电压。当高端关闭时，自举电容器充电。在连续电流模式下，当低端导通时，自举电容将充电。自举电容电压将保持在大约 5.3V 。当 IC 在睡眠模式下工作时，自举电容充电的值取决于 VDD 和输出电压的差异。但是，当自举电容上的电压低于自举电压刷新阈值时，芯片将强制低压对自举电容充电。当输出足够高时，将稳压器输出端的外部二极管连接到 BST 引脚也可以提高稳压器的工作效率。

高侧过流保护

芯片有一个高侧 MOSFET 电流检测功能。该检测信号将比较 COMP 引脚电压和过流阈值之间的电压差。当检测到的电流达到较低的电压时，高端 MOSFET 将关闭。在正常工作中，COMP 引脚电压将会降低。如果过流阈值较低，芯片将进入过流保护模式。

热关断

如果结温超过 155°C ，内部热关断电路将强制器件停止工作。当结温降至 140°C 以下时，IC 将重新开始工作

线路补偿

当 USB 充电电缆线路长，电阻高时，电缆上会出现一些明显的压降。在设备端将看到更低的输入电压。如果负载输入端子上的电压过低，则会影响负载输入端子的电压充电时间。建议调整充电器的输出电压来补偿这个电压降。芯片具有可配置的线路压降补偿功能。线路压降补偿值可以通过设置输出上拉反馈电阻的 R_1 。线路补偿电压可粗略计算如下：



$$\Delta V_{OUT} = R3 * I_{OUT} * 15 * \frac{R1}{200K\Omega}$$

R3 是 CS 引脚上的电流检测电阻，是 PCB 板和 GND 引脚上的所有寄生电阻之和。I_{OUT} 是输出负载电流通过 R3。R1 是上拉反馈电阻。

应用和选择

电感选择

在开关输入电压的驱动下，电感需要向负载提供恒定电流。取电感值大的电感会降低电流纹波和较低的输出电压纹波。但是电感值越大，体积也就越大，较高的直流电阻和/或较低的饱和电流。计算电感值的规则是允许电感器中的峰 - 峰纹波电流约为最大负载电流的 25%。同时需要确保峰值电感电流低于电感饱和电流。

电感值可以通过下式计算：
$$L = \frac{V_{OUT}}{F_s * \Delta I_L} \left(1 - \frac{V_{OUT}}{V_{DD}} \right)$$

其中 V_{OUT} 是输出电压，V_{DD} 是输入电压，F_S 是开关频率，ΔL 是峰峰值电感纹波电流。

选择一个在最大峰值电流下不会饱和的电感。峰值电感电流可通过以下公式计算：

$$I_{L_P} = I_{LOAD} + \frac{V_{OUT}}{2 * F_s * L} \left(1 - \frac{V_{OUT}}{V_{DD}} \right)$$

I_{LOAD} 是负载电流。

电感材料的选择主要取决于价格与尺寸要求和 EMI 约束。

可选肖特基二极管

在高侧开关和低侧开关之间的转换期间，低侧功率 MOSFET 的正向导通二极管电流很高。选择肖特基二极管与低端 MOSFET 并联以提高整体效率。

输入电容选择

降压转换器的输入电流是不连续的，因此需要电容器来将输入电压稳定下来。建议使用低 ESR 的陶瓷电容来优化性能，但陶瓷电容器或低 ESR 电解电容器也可以，使用陶瓷电容时最好选用 X5R 或 X7R 电介质。由于输入电容承受着开关电流，电容需要选择良好的纹波电流额定值。输入电容的 RMS 电流可以通过下面公式计算：

$$I_{CIN} = I_{LOAD} * \sqrt{\frac{V_{OUT}}{V_{DD}}} * \left(1 - \frac{V_{OUT}}{V_{DD}} \right)$$



最差情况下 $V_{DD} = 2 \times V_{OUT}$ ，其中：

$$I_{CIN} = \frac{I_{LOAD}}{2}$$

为了简化，请选择 RMS 电流额定值大于最大负载电流一半的输入电容。

当使用电解电容或钽电容时，应该靠近 IC 尽可能放置一个小的，高质量的陶瓷电容：即 $0.1\mu\text{F}$ 。当使用陶瓷电容时，确保它们有足够的电容来维持输入端的电压纹波。由电容引起的输入电压纹波可以通过以下公式估算：

$$\Delta V_{DD} = \frac{I_{LOAD}}{F_S * C_{IN}} * \frac{V_{OUT}}{V_{DD}} * \left(1 + \frac{V_{OUT}}{V_{DD}}\right)$$

C_{IN} 是输入电容。

输出电容选择

输出电容 C_{OUT} 需要维持直流输出电压。推荐使用陶瓷电容，钽电容或低 ESR 电解电容。低 ESR 电容保持输出电压纹波低。输出电压纹波可以通过以下方式估算：

$$\Delta V_{OUT} = \frac{V_{OUT}}{F_S * L} \left(1 - \frac{V_{OUT}}{V_{DD}}\right) * \left(R_{ESR} + \frac{1}{8 * F_S * C_{OUT}}\right)$$

其中 L 是电感值， R_{ESR} 是输出电容的等效串联电阻 (ESR) 值， C_{OUT} 是输出电容值。在陶瓷电容器的情况下，开关频率处的阻抗由电容决定。输出电压纹波主要由电容决定。为了简化，输出电压纹波可以通过以下公式计算：

$$\Delta V_{OUT} = \frac{V_{OUT}}{8 * F_S^2 * L * C_{OUT}} * \left(1 - \frac{V_{OUT}}{V_{DD}}\right)$$

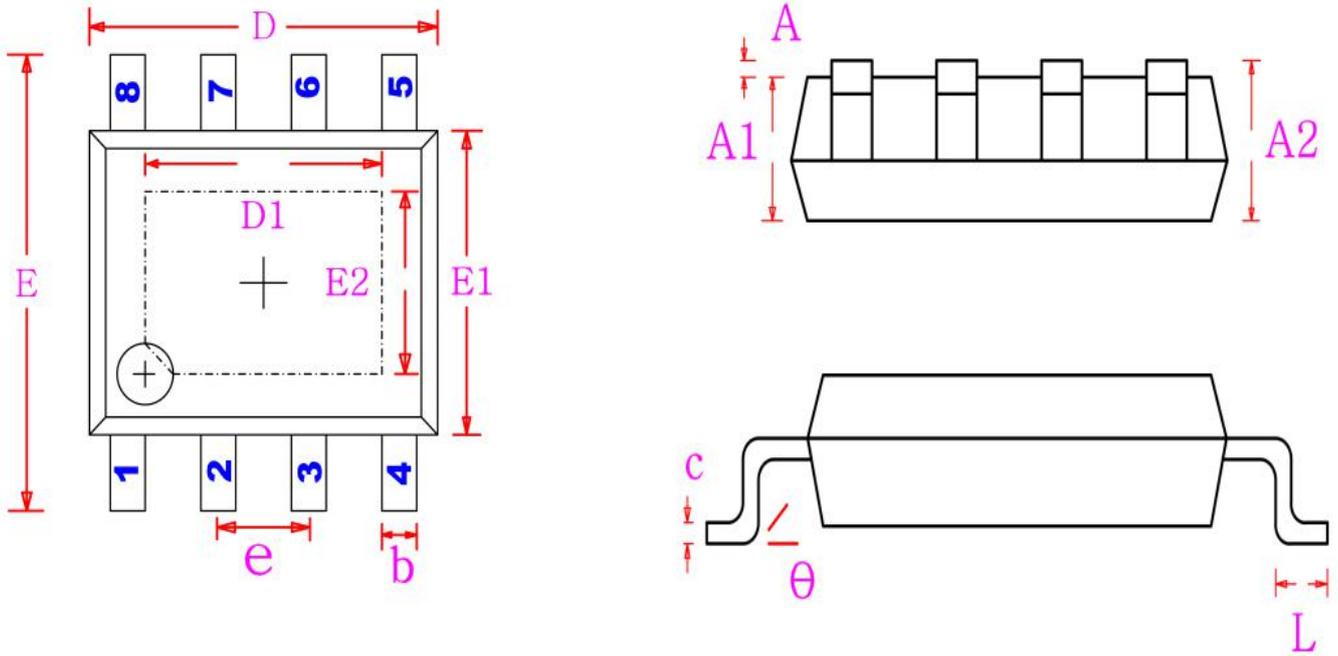
在钽或电解电容器的情况下，ESR 主宰开关频率处的阻抗。为了简化，输出纹波可以近似为：

$$\Delta V_{OUT} = \frac{V_{OUT}}{F_S * L} * \left(1 - \frac{V_{OUT}}{V_{DD}}\right) * R_{ESR}$$

输出电容器的特性也会影响稳压器的稳定性。



封装信息 ESOP8



字符	公制		英制	
	最小	最大	最小	最大
D	4.7	5.1	0.185	0.2
D1	3.202	3.402	0.126	0.134
E	5.8	6.2	0.228	0.244
E1	3.8	4	0.15	0.157
E2	2.313	2.513	0.091	0.099
e	1.27		0.05	
b	0.33	0.51	0.013	0.02
A	0.05	0.25	0.004	0.01
A1	1.35	1.55	0.053	0.061
A2	1.35	1.75	0.053	0.069
L	0.4	1.27	0.016	0.050
c	0.17	0.25	0.006	0.01
θ	0°	8°	0°	8°